PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2004-103096

(43)Date of publication of application: 02.04.2004

(51)Int.CI.

6118 7/007 G11B 7/005 G118 20/12 6118 20/14

(21)Application number: 2002-262490

(71)Applicant: SONY CORP

(22)Date of filing:

09.09.2002

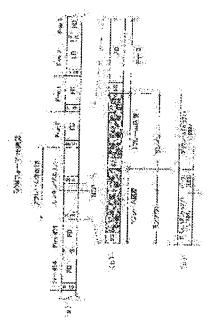
(72)Inventor: TATENO TATSUYA

CHIAKI SUSUMU

(54) RECORDING MEDIUM DEDICATED FOR REPRODUCING, REPRODUCING APPARATUS, AND METHOD FOR REPRODUCING

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a ROM (read only memory) disk which is superior in compatibility with RAM disk and favorable to a synchronous system. SOLUTION: The ROM disk is made superior in compatibility by forming buffer areas as a data run-in and a data run-out at front/rear edges of a block (RUB) which is a recording and reproducing unit and adopting the same data arrangement system as a RAM disk. Also, in the buffer area, sync data (SA) are recorded in a position of same spacing with sync data spacing in consecutive frames, and syncs are made always appear at equal intervals in the reproducing signals, this works favorable for establishment and protection of synchronization.



(19) **日本国特許厅(JP)**

(12) 公 開 特 許 公 報(A)

(11)特許出臘公開番号

\$82004-103096 (P2004-103096A)

(43) 公開日 平成16年4月2日(2004.4.2)

***************************************	*********************************	***************	*	***************************************	
(51) Int. C1. 7		FI			テーマコード (参考)
G118	7/007	GIIB	7/007		5DO44
G118	7/005	GIIB	7/005	Z	5D090
G11B	20/12	GIIB	20/12		
G118	20/14	GIIB	20/14	351A	

審査請求 未請求 請求項の数 6 〇L (全 25 裏)

55VVVV44444444444444444444444444444444	***************************************	A RUM W	不開水	网络水杨	.6738K D	UL	(36)	25 \$	段)
(21) 出願番号 (22) 出顧日	特願2002-262490 (P2002-262490) 平成14年9月9日 (2002.9.9)	(71) 出願人	0000021 ソニー		<u>.</u>				
forth total and the	(matarrolf age factor, as af		東京都品	,	-	TE 7	7 39 35	*	
		(74)代理人	1000868	41				·	
			弁理士		夫				
		(74)代理人	1001141	22.					
			弁理士	鈴木	伸夫				
		(72) 発明者	立野 智	胜					
			栗京都品	胡田北	品川6	丁目7	*数 35	号	ソ
			二一株子	(会社内	l				
		(72) 発明者	千秋 浅	ŝ					
			東京都品	加区北	品川6	T17	₩35	号	y
			二一株式	会社内					
		Fターム(参	考) 5D04	4 BC03	CC06	DE03	DE32	DE3	5
				GM02	GM12	GM22	G#26		
		1				M	終責に	続く	

(54) 【発明の名称】再生専用記録媒体、再生装置、再生方法

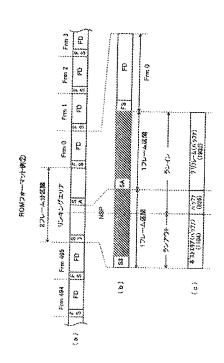
(57)【要約】

【課題】RAMディスクとの互換に優れ、かつ同期系に 有利なROMディスクの実現。

【解決手段】配録再生単位であるブロック(RUB)の前後端に、データランイン及びデータランアウトとしてバッファ領域が形成されるようにし、RAMディスクと同様なデータ配列方式とすることで互換性に優れたものとする。また、バッファ領域では、連続するフレームにおけるシンクデータ間隔と同間隔となる位置に、シンクデータ(SA)が記録されることにより、再生信号中に、常に等間隔でシンクが現れるようにし、同期確立および同期保護に有利とする。

【選択図】

図4



【特許請求の範囲】

情報の記録再生単位とされるプロックが連続され、

上記各ブロックは、前端バッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端バッファ領域となるデータランアウトとを有し、

さらにブロックとブロックの境界において上記データランアウトと上記データランインで 形成されるバッファ領域には、少なくとも、連続する上記フレームにおけるシンクデータ 間隔と同間隔となる位置に、シンクデータが記録されるデータフォーマットが形成されて

再生専用のデータが記録された再生専用記録媒体。

【請求項2】

上記パッファ領域には、連続する上記フレームにおけるシンクデータ間隔と同間隔となる位置のみに、シンクデータが記録されることを特徴とする請求項1に記載の再生専用記録 媒体。

【讀求項3】

上記バッファ領域における少なくとも一つのシンクデータのデータパターンは、上記フレームに設けられるシンクデータのデータパターンとは異なるものとされることを特徴とする請求項1に記載の再生専用記録媒体。

【譜求項4】

上記再生専用記録媒体と同様に、情報の記録再生単位とされるブロックが連続され、上記各ブロックは、前端バッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端バッファ領域となるデータランアウトとを有するデータフォーマットが形成され、データの記録及び再生が可能とされる記録再生記録媒体において、シンクデータが第1の反転間隔のデータパターンとされることに対して、

上記再生専用記録媒体において、上記フレーム及び上記パッファ領域に記録されるシンクデータは、第2の反転関隔のデータパターンとされることを特徴とする請求項1に記載の再生専用記録媒体。

【請求項5】

情報の記録再生単位とされるプロックが連続され、上記各プロックは、前端パッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端パッファ領域となるデータランアウトとを有するデータフォーマットが形成され、データの記録及び再生が可能とされるとともに、上記シンクデータが第1の反転間隔のデータパターンとされた記録再生記録媒体と、

情報の記録再生単位とされるブロックが連続され、上配各ブロックは、前端パッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続してカラスタと、後端パッファ領域となるデータランアウトとを有し、さらにブロックの境界において上記データランアウトと上記データランインで形成されるバッファ領域には、少なくとも、連続する上記フレームにおけるシンクデータ間隔と同じに、シンクデータが記録されるデータフォーマットが形成されて再生専用のデータが電影では、シンクデータが記録されるデータフォーマットが形成されて再生専用のデータが第記録されるとともに、上記フレーム及び上記パッファ領域に記録されるシンクデータが第2の反転間隔のデータパターンとされた再生専用記録媒体と、の両方に対応してデータ再生装置において、

装填された記録媒体から情報読出を行う読出手段と、

上記読出手段で読み出された情報から検出されるシンクデータに基づいてフレーム同期処理を行い、データデコード処理を行うデータデコード手段と、

上記読出手段で読み出された情報から検出されるシンクデータに基づいてフレームアドレス検出処理を行うアドレスデコード手段と、

装填された記錄媒体が上記再生専用記録媒体の場合は、上記第2の反転閣隔のデータバタ

10

20

30

40

ーンの検出により上記シンクデータの検出処理を実行させ、装填された記録媒体が上記記録再生記録媒体の場合は、上記第1の反転間隔のデータパターンの検出により上記シンクデータの検出処理を実行させるように制御する制御手段と、

を備えたことを特徴とする再生装置。

【請求項6】

情報の記録再生単位とされるブロックが連続され、上記各ブロックは、前端パッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端パッファ領域となるデータランアウトとを有するデータフォーマットが形成され、データの記録及び再生が可能とされるとともに、上記シンクデータが第1の反転間隔のデータパターンとされた記録再生記録媒体と、

情報の記録再生単位とされるブロックが連続され、上記各ブロックは、前端バッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端バッファ領域となるデータランアウトとを有し、さらにブロックとブロックの境界において上記データランアウトと上記データランインで形成されるパッファ領域には、少なくとも、連続する上記フレームにおけるシンクデータ関隔と同間隔となる位置に、シンクデータが記録されるデータフォーマットが形成されて再生専用のデータが第記録されるとともに、上記フレーム及び上記バッファ領域に記録されるシンクデータが第2の反転間隔のデータパターンとされた再生専用記録媒体と、

のいずれかが装填される再生装置における再生方法として、

装填された記録媒体が上記記録再生記録媒体と上記再生専用記録媒体のいずれであるかを 判別し、

装填された記録媒体が上記再生専用記録媒体の場合は、上記第2の反転間隔のデータパタ ーンの検出により上記シンクデータの検出処理を実行し、

装填された記録媒体が上記記録再生記録媒体の場合は、上記第1の反転間隔のデータパタ ーンの検出により上記シンクデータの検出処理を実行し、

検出されたシンクデータに基づいてフレーム同期処理を行い、データデコード処理を行う とともに、検出されたシンクデータに基づいてフレームアドレス検出処理を行うことを特 徴とする再生方法。

【発明の詳細な説明】

[00001]

【発明の属する技術分野】

本発明は、光ディスク等の記録媒体であって特に再生専用記録媒体のデータフォーマット に関する。また、再生専用記録媒体と記録再生記録媒体に対応できる再生装置及び再生方 法に関するものである。

[0002]

【従来の技術】

デジタルデータを記録・再生するための技術として、例えば、CD(Compact Disk),MD(Mini-Disk),DVD(Digital Versatile Disk)などの、光ディスク(光磁気ディスクを含む)を記録メディアに用いたデータ記録技術がある。光ディスクとは、金属薄板をプラスチックで保護した円盤に、レーザ光を照射し、その反射光の変化で信号を読み取る記録メディアの総称である。

光ディスクには、例えばCD、CD-ROM、DVD-ROMなどとして知られているように再生専用タイプのものと、MD、CD-R、CD-RW、DVD-R、DVD-R、OO里的。 記錄方式、色素膜変化記錄可能なる。記錄方式などが利用されることで、データが記錄可能とされる。色素膜変化記錄方式はライトワンス記錄方式とも呼ばれ、一度だけデータ記録が可能で書換不能であるため、データ保存用途などに好適とされる。一方、光磁気記録方式や相変化記録を始めとして各種用途に利用される。

10

20

30

更に近年、DVR (Data & Video Recording)と呼ばれる高密度 光ディスクが開発され、著しい大容量化が図られている。

[0003]

DVRのような高密度ディスクについては、ディスク厚み方向に 0. 1 mmのカバー層を有するディスク構造において、波長 4 0 5 n mのレーザ(いわゆる青色レーザ)とNAが 0. 8 5 の対物レンズの組み合わせという条件下でフェーズチェンジマーク(相変化マーク)を記録再生を行うとし、トラックピッチ 0. 3 2 μ m、線密度 0. 1 2 μ m/b 1 t で、6 4 K B (キロパイト)のデータブロックを 1 つの記録再生単位として、フォーマット効率約 8 2 %としたとき、直系 1 2 c mのディスクに 2 3 . 3 G B (ギガパイト) 程度の容量を記録再生できる。

また、同様のフォーマットで、線密度を $0.112\mu\,m/b$ ltの密度とすると、25GBの容量を記録再生できる。

さらに、記録層を多層構造とすることでさらに飛躍的な大容量化が実現できるる。例えば記録層を2層とすることにより、容量は上記の2倍である46、6GB、又は50GBとすることができる。

[0004]

【発明が解決しようとする課題】

ところで、上記各種の光ディスクにおいて、再生専用ディスク、例えばDVD-ROM等では、データは、基本的に誤り訂正ブロック単位で、ディスク上にあらかじめ作られたピット(エンボスピット等)として記録されている。

そして従来知られている再生専用ディスクのデータフォーマットとしては、誤り訂正プロック単位がとぎれなく連続して記録されている。

これは、誤り訂正ブロックが1つの記録再生単位のブロックとされ、プロックとブロック の間にはリンキング領域(バッファ領域)が形成されていないという意味である。

[0005]

記録可能なディスク(記録再生ディスク)でも、再生専用ディスクと同様に、基本的に誤り訂正プロック単位で、ディスク上にデータ記録及びその再生を行う。

ただし、ランダムアクセス記録性を考慮して、ブロックとブロックの間にはリンキング領域が形成される場合がある。

リンキングを用いると、記録再生装置でプロックのランダムアクセスを実現する場合に、 リンキング無しのデータフォーマットの場合に比べて単純で安価なハードウエアで実現で きるという利点がある。

[0006]

これに対して、リンキング部分無しで途切れ無くブロックを連続して書き込む方式では、リンキングエリアが存在しないため、読出クロックのPLL(「Phase Locked Loop」:位相同期ループ)が定常状態になるまでの間、データの読み出しが安定せず、読み出しデータ誤りが発生する危険性があり、ランダムアクセス性の観点からは不利である。

ところが、再生専用ディスクでは、ランダムアクセス記録は考慮しなくて良いため、リンキング領域は不要となる。

[0007]

ここで、基本的に同種のディスクとして再生専用ディスクと記録再生ディスクを考える。例えば再生専用ディスクとしてのDVD-ROMと、記録再生ディスクとしてのDVD-RAM等のことである。または、上記高密度ディスク(DVR)としての再生専用ディスクと記録再生ディスクである。

[8000]

このような同種のディスク間では、相互の再生互換性が求められるものであるが、データ配置方式(データフォーマット)が、リンキングのない再生専用ディスクと、リンキングの有る記録再生ディスクというように異なってしまうと、互換性が低下してしまうことになる。

10

20

30

10

20

30

50

即ちそのような場合、両ディスクに対応する再生装置では、再生タイミング発生回路や同期回路、ファームウエア等として、類似するハードウエア或いはソフトウエアを再生専用ディスク用と記録再生ディスク用で二重に備えるようにし、再生するディスクに応じて、それらを切り換えるようにしなければならないことになる。

つまり、互換性維持のためには装置構成に負担を強いることになる。

[00009]

【課題を解決するための手段】

そこで本発明は、記録再生記録媒体との間で互換性に優れたデータフォーマットとされる 再生専用記録媒体を実現することを目的とする。

[0010]

このために本発明の再生専用記録媒体は、情報の記録再生単位とされるブロックが連続され、上記各プロックは、前端バッファ領域となるデータランインと、シンクデータ及び主データを有するフレームが複数連続して成るクラスタと、後端バッファ領域となるデータランアウトとを有する。そして、さらにブロックとブロックの境界において上記データランアウトと上記データランインで形成されるバッファ領域には、少なくとも、連続する上記フレームにおけるシンクデータ間隔と同間隔となる位置に、シンクデータが記録される。このようなデータフォーマットが形成されて、再生専用のデータが記録されたものとされる。

また上記データフォーマットにおいて、上記パッファ領域には、連続する上記フレームにおけるシンクデータ間隔と同間隔となる位置のみに、シンクデータが記録されるようにする。

また、上記パッファ領域における少なくとも一つのシンクデータのデータパターンは、上記フレームに設けられるシンクデータのデータパターンとは異なるものとされる。また、このような本発明の再生専用記録媒体と同様に、情報の記録再生単位とされるシックが連続され、上記各プロックは、前端パッファ領域となるデータランインと、シックデータ及び主データを有するフレームが複数連続して成るクラスタと、後端パッファ領域となるデータランアウトとを有するデータフォーマットが形成され、データの記録をなるデータランアウトとを有するデータフォーマットが形成され、データの記録を生が可能とされる記録再生記録媒体において、シンクデータが第1の反転間隔のデータが可能とされる記録再生記録媒体において、シンクデータが第1の反転間隔のデータがターンとされるようにする領域に記録されるシンクデータは、第2の反転間隔のデータパターンとされるようにする

[0011]

本発明の再生装置は、上記のようにシンクデータが第1の反転間隔のデータバターンとされた記録再生記録媒体と、シンクデータが第2の反転間隔のデータバターンとされた再生 専用記録媒体との両方に対応してデータ再生を行う再生装置である。

そして装填された記録媒体から情報読出を行う読出手段と、上記読出手段で読み出された情報から検出されるシンクデータに基づいてフレーム同期処理を行い、データデコード処理を行うデータデコード手段と、上記読出手段で読み出された情報から検出されるシンクデータに基づいてフレームアドレス検出処理を行うアドレスデコード手段と、装填された記録媒体が上記再生専用記録媒体の場合は、上記第2の反転間隔のデータパターンの検出により上記シンクデータの検出処理を実行させ、装填された記録媒体が上記記録再生記録媒体の場合は、上記第1の反転間隔のデータパターンの検出により上記シンクデータの検出処理を実行させるように制御する制御手段とを備える。

[0012]

本発明の再生方法は、上記のようにシンクデータが第1の反転間隔のデータパターンとされた記録再生記録媒体と、シンクデータが第2の反転間隔のデータパターンとされた再生専用記録媒体との両方に対応してデータ再生を行う再生装置における再生方法である。即ち装填された記録媒体が上記記録再生記録媒体と上記再生専用記録媒体のいずれであるかを判別し、装填された記録媒体が上記再生専用記録媒体の場合は、上記第2の反転間隔のデータパターンの検出により上記シンクデータの検出処理を実行し、装填された記録媒

体が上記記録再生記録媒体の場合は、上記第1の反転間隔のデータパターンの検出により上記シンクデータの検出処理を実行し、検出されたシンクデータに基づいてフレーム問期 処理を行い、データデコード処理を行うとともに、検出されたシンクデータに基づいてフ レームアドレス検出処理を行う。

[0013]

上記本発明の再生専用記録媒体では、データフォーマット(データ配置方式)として、記録媒体上への記録再生単位であるブロックの前後端に、記録再生記録媒体との互換を取るためのパッファ領域を持つ。即ちブロック前のパッファとしてのデータランイン、及びブロック後のパッファとしてのデータランアウトである。

そして、このデータランインおよびデータランアウトとしてのパッファ領域では、連続するフレームにおけるシンクデータ間隔と同間隔となる位置に、シンクデータが記録されることにより、再生信号中に、常に等間隔でシンクが現れるようになる。

また本発明の再生装置、再生方法では、再生専用記録媒体と記録再生記録媒体においてシンクパターンの反転関隔が異なる場合でも対応できる。

[0014]

【発明の実施の形態】

以下、本発明の再生専用記録媒体の実施の形態として、再生専用光ディスクを説明し、また再生専用光ディスク及びデータ記録可能な記録再生光ディスクに対して再生できる再生装置についても述べる。

なお、実施の形態の再生専用光ディスクを「ROMディスク」と呼び、また記録再生光ディスクを「RAMディスク」と呼ぶこととする。鋭明は次の順序で行う。

- 1. RAMディスクのデータフォーマット
- 2. ROMディスクのデータフォーマット例▲1▼
- 3. ROMディスクのデータフォーマット例▲2▼
- 4. シンクパターン及び顧客
- 5. ROMディスクのデータフォーマット例▲3▼
- 6. 再生装置

[0015]

1. RAMディスクのデータフォーマット

本実施の形態のROMディスクは、RAMディスクとの互換性に好適なデータフォーマットとすることを目的の1つとしている。このため、実施の形態のROMディスクの説明に 先立って、RAMディスクのデータフォーマットを説明する。

[0016]

ここでのRAMディスクは、DVRディスクとして上述した高密度ディスクの範疇に属するものとする。

即ち、直径 $1.2\,c$ mの光ディスクであって、ディスク厚み方向に $0.1\,m$ mのカバー層を有するディスク構造とされる。そして波段 $4.0\,5\,n$ mのレーザ(いわゆる箐色レーザ)と N A が $0.8\,5$ の対物レンズの組み合わせという条件下でフェーズチェンジマーク(相変化マーク)を記録再生を行うものとされ、トラックピッチ $0.3\,2\,\mu$ m、線密度 $0.1\,2\,\mu$ m / b $1\,t$ で、 $6\,4\,K\,B$ (キロバイト)のデータブロックを $1\,0$ の記録再生単位として記録再生を行う。

[0017]

DVRディスクにおけるRAMディスクの記録再生単位は、<math>156シンボル×496フレームの ECC プロック(クラスタ)の前後に1フレームの PLL 同期等のためのリンクエリアを付加して生成された合計 498 フレームとなる。この記録再生単位を、RUB (Recording Unit Block) と呼ぶ。

なお、RAMディスクの場合、ディスク上にはグループ(澪)が蛇行(ウォブリング)されて形成され、このウォブリンググルーブが記録再生トラックとされる。そしてグループのウォブリングは、いわゆるADIPデータを含むものとされる。つまりグルーブのウォブリング情報を検出することで、ディスク上のアドレスを得ることができるようにされて

10

...

40

いる。

[0018]

ウォブリンググルーブによって形成されるトラック上にはフェイズチェンジマークによるレコーディングマークが記録されるが、フェーズチェンジマークはRLL (1, 7) PP変調方式 (RLL; Run Length Limited, PP: Parity preserve/Prohibit rmtr <math>(repeated minimum transition runlength)) 等により、線密度 $0.12 \mu m/bit, 0.08 \mu m/ch bit$ で記録される。

1 c h ビットを 1 T とすると、マーク長は 2 T から 8 T で最短マーク長は 2 T である。 【 0 0 1 9 】

再生チャンネルデータの単位(記録再生単位)となるRUBの構造を図1に示す。 RUBはディスクのデータ記録開始位置から順に、連続したシーケンスとしてディスク上のアドレスで指定された所定の位置に記録されている。図1ではRUBが、RUBアドレスAIから、Mブロック分のシーケンスとして記録されている場合を示している。 【0020】

RUBは、2760チャンネルビットのデータランイン(以下、ランイン)で始まり、変調されたユーザデータおよびその同期パターンの集合であるクラスタが続き、1104チャンネルビットのデータランアウト(以下、ランアウト)で終わる構成とされる。ランインとランアウトはリンキングとしてのエリアである。

クラスタは、図示するように、496個のフレーム(Frm0~Frm495)で形成されている。各フレームには先頭にフレームシンクFSが配され、それに続いてフレームデータFDが配される。フレームシンクFSは<math>30チャンネルビットとされる。フレームデータFDとしてはユーザーデータが記録される。

[0021]

図 2 に或る R U B と次の R U B の境界部分、即ちランアウトとランインによるリンキングエリアを詳しく示す。

図 2 (a)に示すように、或るRUBの最後のフレーム(Frm 495)に続くランアウトと、次のRUBの最初のフレーム(Frm 0)の前に位置されるランインが、一部オーパラップして記録されて2フレーム分の区間がリンキングとなる。換言すれば、或るRUBに連続する位置に、次のRUBの記録を行う際には、記録済のRUBのランアウト内となるNSP(Nominal Start Point)から次のRUBの記録が行われることで、ランアウトの後端部分がオーバラップしてランインが記録されることになる。このオーバラップにより、先行するRUBと、新たに書き込むRUBの間に空隙ができないようにされる。

[0022]

このランアウトとランインによる2フレーム分の区間としてのリンキングは、RUBのバッファとして各種の機能を持たせることができる。

例えばランインは、データ記録再生時にPLLクロック引き込みのための領域として用いられる。またデータ記録時、レーザパワーの自動調整(APC: Auto Power Control)用に使うことができる。例えばランインが、記録時におけるオーバーラップのためのガードエリアを有する場合に、該エリア内に、光源のパワーに係る自動調整用の信号パターンを記録すれば良い。

ランアウトについても多目的な利用が可能である。ランアウトはランインと同様に、SPSや記録開始位置精度による記録位置の変動に対処するためのバッファエリアである。尚、「SPS」とは、スタートポジションシフトであり、ディスクが過度に疲労するのを避けるために、各記録単位ブロックのスタート位置がランダムなチャンネルビット分だけ規定のスタートポジション(NSP)からシフトされるときのポジションシフトを意味する

[0023]

ランアウトについては、例えば、再生時の波形等化処理及びビタビ復号処理等の時間を要

10

20

4N

5(

する処理のための時間的なパッファエリアとしても使うことができる。ランアウトが、信 号処理の時間調整用のポストアンブルを有する場合には、該ポストアンブルに、再生クロックに係るPLL用の信号パターンを記録すれば良い。当該パターンについては、再生時の波形等化処理及びビタビ復号処理等の時間を要する処理に用いる再生クロックのPLLにとって適切な繰り返しパターンを用いることが好ましい。

また、ブロックの記録終了時、ランアウトはレーザパワーのAPC用にも使うことができる。

[0024]

図2(b)においては、ランアウト内のデータDRO、ランイン内のデータDRIを示しているが、例えばこれらのデータDRO、DRIの領域を、上記したような目的のためのデータやパターンに使用すればよい。

10

[0025]

また図 2 (a) (b) に示すように、ランアウト、ランインによるリンキングには、シンクデータ S 1, S 2, S 3、及び g T o 6 回繰り返しパターン(g $T \times 6$)が記録される

上述した各フレームにおけるフレームシンクFSは、詳しくは後述するが、9Tが2回連続するシンクパターンとされている。これと同様にシンクデータS1, S2, S3も、9Tが2回連続するシンクパターンとされている。

そして、シンクデータS1、S2、及びフレーム(Frm0)の先頭のフレームシンクFSの3つのシンクパターンの部分で、確実にフレーム同期をとることができるようにされている。即ち再生時には、ランイン部分でまずクロックPLL引き込みを行い、その後シンクデータS1、S2、FSの部分でフレーム引き込みを行うものとなる。

20

[0026]

また、ランアウトにおいて、9Tの6回繰り返しパターン(9T×6)は、ブロックデータ再生が終了したことを検出するために設けられている。即ち再生装置は、RUB内でユニークなパターンである9Tの6回繰り返しを検出することで、ブロックの終了検出を行うことができる。

[0027]

このようなRAMディスクのデータフォーマットは、次のような性格を持つものとなる。 ・RAMディスクの記録はRUB単位である。このRUB単位の記録/再生に関してリン キングがバッファとして機能し、ランダムアクセス性を向上させる。

30

- ・上記SPSによりスタートポジションがずらされることで、ディスク上に同一データが何度も上書きされてディスクが劣化することを避けるが、このSPS動作がリンキングがパッファとして機能することで可能となる。
- ・再生時に、ランインでクロック再生のためのPLL引き込みを行い、シンクデータS1、S2、FSでフレーム引き込みを確実に行う。

・リンキングにおいては、シンクデータの間隔がフレーム部分(FrmO~Frm495)と同間隔とはなっていない。つまり2フレーム分の範囲のリンキングにおいて、2フレーム目の先頭に相当する位置にシンクデータが無い。これはRAMディスクではあくまでRUB単位で完結するため、リンキングでフレーム部分と同間隔のフレームシンクが不とであること、さらには上記オーバラップやSPSが行われることによる。また、さらには、2フレーム目の先頭に相当する位置のあたり(図2のランインのデータDRIに含まれる位置)においては、クロック引き込みのために短い反転間隔のデータパターンが好まれる位置)においては、クロック引き込みのために短い反転間隔のデータパターンが好ましく、この位置に9Tという長い反転間隔のシンクが存在することが適切でないという理由もある。

40

[0028]

なお、RAMディスクではウォブリンググルーブによってアドレスを得ることができるため、フレーム内に記録されているアドレスの重要度が、ROMディスクの場合に比較して相対的に低いものでもある。

また、ウォブリンググルーブによる情報からディスクの回転速度情報も得ることができる

。その意味で、データ配列上でシンクが規則的に出現する必要はない。つまり、シンク出 現間隔から回転速度情報を検出する必要がない。このため、リンキングにおいてシンクデ ータの出現間隔が不規則になることは問題とはならない。

[0029]

2. ROMディスクのデータフォーマット例▲1▼

上記のようなRAMディスクとの間で互換性に優れた本実施の形態のROMディスクのデータフォーマット例▲1▼を説明する。

[0030]

RAMディスクとの互換性を考慮した場合、まず上記図2のRAMディスクと全く同様のデータフォーマットとしたROMディスクを考えることができる。即ち図2のようにランアウト、ランインによるリンキングを設けるようにし、またリンキング内に、シンクデータS1、S2、S3及び9Tの6回繰り返しパターン(9T×6)を有するデータ配列とするものである。

[0031]

ところが、そのようにする場合、シンクの出現間隔がリンキング部分で不規則になることで、次のような不都合が発生する。

ROMディスクでは、ディスク上にウォブリンググルーブが形成されず、ピット列によりトラックが形成されることになる。つまり、ウォブリンググループによってアドレスを検出したり、ディスク回転速度情報を検出することはできない。このため、ROMディスクの場合は、シンクデータを用いてスピンドルPLLのためのタイミング信号を作ることになる。即ち、連続するフレーム部分で規則的にシンクが出現するため、非同期状態においてもシンク出現間隔を回転速度情報とすることができ、シンク検出に基づいてスピンドル回転制御が行われる。

このような場合、ランアウト、ランインの部分でシンク出現間隔が不規則になることは、 リンキング部分で適切にタイミング信号が得られず、リンキング部分で譲ったもしくは不 正確なタイミング信号となってしまうものとなる。つまりシンクパターンを用いたスピン ドルPLLの位相誤差信号生成に不利である。

[0032]

また、リンキング部分での不規則なシンクに対応するためには、同期回路をその変速シンク部分に対応させる必要が生じ、回路の複雑化、大規模化が余儀なくされる。従って同期引き込みという観点でも不利である。

[0033]

そこで本実施の形態では、ROMディスクのデータフォーマットを以下のように設定する

まず本例のROMディスクでは、RUB構造はRAMディスクで説明した図1と同様となる。つまりRUBはバッファとしてのランイン、496個のフレーム(Frm0~Frm495)によるクラスタ、及びバッファとしてのランアウトから形成される。

図3は、本例のROMディスクにおいて、特にリンキング部分を詳しく示している。

図3 (a) に示すように、或るRUBの最後のフレーム (Frm495) と次のRUBの 最初のフレーム (Frm0) の間は、ランアウト及びランインにより2フレーム分の区間 のリンキングとなる。

[0034]

RUBの後端は、図3(c)に示すように、1104 チャンネルビットのポストエリアとされる。これがランアウトとなる。

RUBの前端は、828チャンネルビットのバッファ領域と、1932チャンネルビットのブリフレームとされ、これがランインとなる。

このようにランアウト及びランインによるリンキング (バッファエリア) が設けられることが R A M ディスクと同様とされることで、 R A M ディスクとの互換性を有利にする。 【 0 0 3 5 】

図3(a)(b)に示すように、ランアウト、ランインによるリンキングには、図2のR

20

30

40

AMディスクのフォーマットと同様に、シンクデータ S 1, S 2, S 3、及び 9 T の 6 回繰り返しパターン (9 T × 6) が記録される。

その上でROMフォーマットの場合、図示するようにシンクデータSAが記録される。 このシンクデータSAは、図3(b)からわかるように、2フレーム分のリンキングにお ける、2番目のフレームに相当する区間の先頭位置に配される。

そしてシンクデータS3が、2フレーム分のリンキングにおける、1番目のフレームに相当する区間の先頭位置に配されることとも併せて、シンクデータSAが設けられることにより、フレーム(Frm0~Frm495)におけるフレームシンクFSと、リンキングにおけるシンクデータS3. SAは、全て等間隔(1フレーム間隔)で出現するシンクパターンとなる。

[0036]

なお、図3(b)に示す斜線部は、任意のデータ或いはパターンを記録すればよい。例えば再生クロック引き込みパターンとして、比較的反転間隔の短いパターンを記録することが考えられる。

また、所定の制御データやダミーデータを配録するようにしてもよい。

[0037]

本例のROMディスクのデータフォーマットがこのように構築されることで、次のような効果を持つものとなる。

・リンキングを有することでフレームデコードの処理をRAMディスクの場合と共通化でき、互換性に有利なものとなる。またランダムアクセス性に優れたものとできる。即ちRAMディスク、ROMディスクの両方に対応する再生装置の設計に都合が良く、装置の簡易化、コストダウンに好適である。

・シンクデータSAは、RAMディスクにおいては元々データが規定されていない場所に記録されるものであり、RAMディスクのフォーマットに対する影響はほとんどない。

・シンクデータSA、S3によりリンキングであるか否かに関わらず全てのフレーム区間毎で規則的にシンクパターンが発生するため、フレーム同期保護、フレーム同期引き込みに有利となる。

・ROMディスクの場合、ウォブリンググルーブが存在しないためシンク検出に基づいてスピンドル回転速度情報を得るものとなるが、これが、全てのフレーム区間毎で規則的にシンクパターンが発生することで適切に実行できる。つまりシンクパターンを用いたスピンドルPLLの位相誤差信号生成に有利である。特にPLL非同期状態でも、シンクパターン発生間隔を回転速度情報とすることができる。

[0038]

3. ROMディスクのデータフォーマット例▲2▼

次に実施の形態のROMディスクのフォーマット例▲2▼として、ROMディスクとして、より好適な例を説明する。

この場合も、RUB構造はRAMディスクで説明した図1と同様となる。つまりRUBはバッファとしてのランイン、496個のフレーム(FrmO~Frm495)によるクラスタ、及びバッファとしてのランアウトから形成される。

図4は、本例のROMディスクにおいて、特にリンキング部分を詳しく示している。

図4 (a) に示すように、或るRUBの最後のフレーム (Frm 495) と次のRUBの 最初のフレーム (Frm 0) の間は、ランアウト及びランインにより2フレーム分の区間 のリンキングとなる。

[0039]

RUBの後端は、図4(c)に示すように、1104 チャンネルピットのポストエリアとされる。これがランアウトとなる。

RUBの前端は、828チャンネルビットのバッファ領域と、1932チャンネルビットのプリフレームとされ、これがランインとなる。

このようにランアウト及びランインによるリンキング(バッファエリア)が設けられることがRAMディスクと同様とされることで、RAMディスクとの互換性を有利にする。

10

30

20

40

[0040]

図 4 (a) (b) に示すように、ランアウト、ランインによるリンキングには、図 2 の R A M ディスクのフォーマットにおけるシンクデータ S 1、S 2 及び 9 T の 6 回繰り返しパターン(9 $T \times 6$)は記録されない。

そして、國示するようにシンクデータSA、S3が記録される。

シンクデータSAは、図4(b)からわかるように、2フレーム分のリンキングにおける、2番目のフレームに相当する区間の先頭位置に配される。

そしてシンクデータS3が、2フレーム分のリンキングにおける、1番目のフレームに相当する区間の先頭位置に配されることとも併せて、シンクデータSAが設けられることにより、フレーム(Frm $0 \sim F$ rm495)におけるフレームシンクFSと、リンキングにおけるシンクデータS3、SAは、全て等間隔(1フレーム間隔)で出現するシンクパターンとなる。

[0041]

つまりこのROMディスクのデータフォーマット例▲2▼は、上述したデータフォーマット例▲1▼から、シンクデータS1, S2及び9Tの6回繰り返しパターン (9T×6)を取り除いたものである。

なお、図4(b)に示す斜線部は、任意のデータ或いはパターンが記録される。例えば再生クロック引き込みパターンとして、比較的反転間隔の短いパターンを記録したり、所定の制御データやダミーデータが記録される。

[0042]

本例のROMディスクのデータフォーマットがこのように構築されることで、次のような効果を持つものとなる。

・リンキングを有することでフレームデコードの処理をRAMディスクの場合と共通化でき、互換性に有利なものとなる。またランダムアクセス性に優れたものとできる。即ちRAMディスク、ROMディスクの両方に対応する再生装置の設計に都合が良く、装置の簡易化、コストダウンに好適である。

・シンクデータSAは、RAMディスクにおいては元々データが規定されていない場所に記録されるものであり、RAMディスクのフォーマットに対する影響はほとんどない。

・シンクデータSA、S3によりリンキングであるか否かに関わらず全てのフレーム区間毎で規則的にシンクパターンが発生するため、フレーム同期保護、フレーム同期引き込みに有利となる。

・ROMディスクの場合、ウォブリンググルーブが存在しないためシンク検出に基づいてスピンドル回転速度情報を得るものとなるが、これが、全てのフレーム区間毎で規則的にシンクパターンが発生することで適切に実行できる。つまりシンクパターンを用いたスピンドルPLLの位相誤差信号生成に有利である。特にPLL非同期状態でも、シンクパターン発生関係を回転速度情報とすることができる。

・上記データフォーマット例▲1▼の場合、リンキングにはフレーム関隔で出現するシュクデータSA、S3の他に、シンクデータとしてのパターンとして不規則に出現するものとこ、9T×6が存在する。これらは、シンクパターンとして不規則に出まって出現するも関係にとって外乱となる。場合によって側のによって外乱となる。ではよって側のによって、シンクパターンの誤認(回転速誤情報の誤検出)につながる。従ことのよりデータのはは、スピンドルPLLの位相誤差信号生成にように、シンクデータのとなる。なお、RAMディスクのフォーマットにおけられたものであるのとなる。なお、RAMディスクの向上のために設明したようにシュービーのとなる。なお、RAMディスクの向上のために設けられたものではようによりではない。カーチーのの向上のために設備を表し、S2はさらではない。後つて、シンクデータS1、S2はさびをではない。9Tの6回繰り返しパターンによるRUB終了検出もROMディスクではない。9Tの6回繰り返しパターンによるRUB終了検出もROMディスクではない。9Tの6回繰り返しパターンによるRUB終了検出もROMディスクではない。9T×6を設けないことのことから、シンクデータS1、S2、9T×6を設けないことは問題とはならない。

[0043]

10

20

30

4. シンクパターン及び順序

例えば上記したROMディスクのフォーマット例▲2♥(▲1♥でも同様)では、シンクパターンとして、各フレーム(Frm0~Frm495)のフレームシンクFSと、リンキングにおけるシンクデータSA、S3が、フレーム間隔で規則的に発生するようにしている。

[0044]

RAMディスクにおいてはフレームシンクFSから、各フレームナンバを検出できるよう にされている。

データ内のアドレッシングとしては、RUBのフレームが16個のアドレスユニット (物理セクタ) に区分けしてなされる。

即ちRUBには496個のフレームが含まれるが、これは31個のフレーム毎の16個の物理セクタに分けられる。

3 1 個のフレームによる物理セクタには、例えば先頭から3 つのフレーム内 (例えばフレーム Frm 0.1, 2 における所定位置) に、R U B / 物理セクタアドレスが記録される。

そして、フレームシンクFSのパターン検出によって物理セクタ内で31個の各フレームのフレームナンバ(0~30)が検出できることで、フレーム単位でアドレスを検知できることになる。つまり、RUB/セクタナンバとフレームナンバとしてデータ内でのフレーム単位のアドレスを得ることができるようにされている。

[0045]

< R A M ディスクのフレームシンク>

本例のROMディスクのフレームシンクに先立って、まずRAMディスクのフレームシンクを説明しておく。

[0046]

RUBにおけるフレーム($Frm0 \sim Frm495$)は、それぞれ先頭に30 チャンネルビットからなるフレームシンク FS が配される。

このフレームシンクFSは、図5(a)に示すように、FSOからFS6の7つのシンクパターンが定義されている。

各シンクパターンFSO〜FS6は、RLL(1、7)PP変調規則に沿わない24ビットパターンの本体部(シンクボディ:sync body)と、離別情報となる6ビットの「Signature」であるシンクID(sync ID)から成る。

[0047]

そして各シンクパターンFSO~FS6は、シンクボディは同様であるが、シンクIDに よって区別される。

[0048]

RUBには496個のフレームが含まれるが、上記のようにこれは31個のフレーム単位で16個の物理セクタに分けられ、31個のフレームが、フレームシンクFSにより識別できるようにしている。

また、3 1 個のフレームを識別するのに7種類のFSでは不充分であるため、7 種類のフレームシンクFS (FS0 \sim FS6)が所定の順序で配されるようにし、その前後のフレームシンクの組み合わせにより識別が行われる。

[0049]

図 5 (b) に示すように、各物理セクタの最初のフレーム(フレームナンバ 0) についてはシンクパターンFSOとされ、その他のフレーム(フレームナンバ 1 ~ 3 0) については、シンクパターンFS 1 ~ FS6が、図示するように割り当てられている。

10

20

50

この図5(b)のように31個の各フレームについてのフレームシンクFSの顧序が設定されることで、あるフレームのフレームシンクFSと、その前のフレームのフレームシンクFSとを組み合わせることで、フレームの識別が可能である。具体的には、フレームナンパnに係るシンクパターンと、フレームナンパn-1、n-2、n-3、n-4のいずれかに係るシンクパターンとの組み合わせからフレームナンバnを特定することができる

例えば、現フレームのフレームナンパを 5 (第 5 フレーム)として、それより前の第 1 、2 、3 のフレームについてフレームシンク F S (F S 1 、F S 2 、F S 3)が失われた場合でも、1 つ前の第 4 フレームのフレームシンク F S (F S 3)と、現フレーム(第 5 フレーム)のフレームシンク F S (F S 1)から、現フレームがフレームナンパ 5 と識別できる。これはシンクパターン F S 3 の次に F S 1 が来る場合は、図 5 (b)の特定の箇所、つまり、フレームナンパ 4 、5 でしか起こり得ないとされていることによる。

[0050]

なお、図示していないがRAMディスクにおいてリンキングの先頭に配されるシンクデータS3は、例外的にシンクパターンFSOが用いられている。

[0051]

<ROMディスクのフレームシンク [例1] >

例えば上記図3又は図4のROMディスクのフォーマット例▲1 ▼▲2 ▼において適用できるフレームシンク例を、以下、各種説明していく。

[0052]

また図6(b)に示すように、物理セクタの31個のフレームを識別するための順序、つまりフレームナンバに対応するシンクパターンFSO~FS6の設定も同様である。

図3、図4に示した、リンキングにおけるシンクデータS3については、シンクパターンFS0とする。

またシンクデータSAについてはシンクパターン $FSI \sim FS6$ のいずれかを採用する。 或いは、シンクボディとして9Tの2回連続パターンの後にシンクIDが存在しないバターンとしてもよい。

[0053]

このようなフレームシンク [例1] とすれば、フレームシンク処理に関してRAMディスクと共通化できる。従って互換性に関しては好適である。

[0054]

<ROMディスクのフレームシンク [例2] >

シンクボディが10Tパターンとされること以外、即ちフレームシンクFSとしてシンクパターンFSO〜FS6が用いられることや、フレームナンバ0〜30、及びシンクデータS3、SAに割り当てられるシンクパターンについては、上記[例1]と同様としている。

[0055]

上述したようにROMディスクの場合、シンク間隔からスピンドル回転速度情報を得る。 またデータの反転間隔は2T~8Tである。

シンクパターンを9Tパターンとすることは、再生信号のPLLにとって有利であるが、非同期状態でも正しくスピンドルPLLのための位相誤差信号をシンク検出に基づいて得ようとする場合(つまりROMディスクの場合)、データが最長8Tであり、シンクが9Tであることは、シンク誤検出を生じやすい。即ちスピンドルPLLがロックしていない状態(例えばスピンドル回転が所定速度に整定されていない状態)では、回転速度に応じ

1.0

20

30

40

てシンク検出間隔が変動するが、そのような際に、データにおける8T部分をシンクバターンと誤認してしまう可能性が高くなる。

このようなことを考慮すると、ROMディスクにおいては、シンクパターンFSO〜FS6を10Tパターンとすることが好ましい。つまりデータの8T部分との誤認可能性を低減でき、スピンドルPLLのためのタイミング検出に有利となるためである。

[0056]

<ROMディスクのフレームシンク [例3] >

即ち、図8(a)に示すとおり、フレームシンクFSとして、シンクIDによって区別されるパターンとして、FSO~FS6に加えてFS7を用意する。

なお、シンクボディとしては9 T パターンとしている。

[0057]

図 8 (b) に示すように、フレームナンバ $0 \sim 3$ 0 については、 R A M ディスクの場合と同様にシンクパターン F S $0 \sim F$ S 6 が割り当てられる。

またリンキングにおけるシンクデータS3には、シンクパターンFSOが割り当てられる

この場合、リンキングにおけるシンクデータSAが、シンクパターンFS7とされるものとなる。

[0058]

上述した [例1] では、シンクパターンFSO~FS6を用いて基本的にRAMディスクと同一とした。

RAMディスクの場合は、フレームシンクFSによって物理セクタ内でフレームが特定できればよい。このフレーム特定はリンキングにおいて考慮する必要はない。また、もしフレームナンバの誤検出があったとしても、ウォブリンググループによるADIPアドレスから正確なアドレスを得ることもできる。

このような考え方に基づいて、あくまで31個のフレームが特定できるようにシンクパターンFSO~FS6が設定されている。

ROMディスクの場合にも、あくまでもRUBの物理セクタ内で31個のフレームが特定できればよいという考え方に基づく場合は、上記[例1]又は[例2]が好適である。 【0059】

ところが、リンキングでのシンクデータS3, SAについても、検出されるシンクパターンをフレーム特定に用いることを考えた場合、上記 [例1] 又は [例2] の方式では、特定不能となる場合が比較的多く発生する。

即ち、フレームシンクのシンクパターンFS0~FS6の設定順序は、現フレームのシンクパターンと、その4つ前までのフレームのうちのいずれかのフレームのシンクパターンの組み合わせが、現フレームナンバを特定できるものとしている。つまり上記組み合わせに重複が発生しないように、フレームナンバ0~30のそれぞれにシンクパターンが割り当てられている。

しかしながらこの規則をシンクデータS3, SAについても考慮に入れると、上記組み合わせに重複が発生し、フレーム特定ができない場合が発生する。

[0060]

そこで、シンクデータS3、SAについてもフレーム特定のために使用する場合は、本例のように、シンクデータSAとして、新たなシンクパターンFS7を採用することが好適となる。

[0061]

<ROMディスクのフレームシンク [例4] >

 10

20

30

40

シンクボディが 10 T パターンとされること以外、即ちフレームシンク F S としてシンクパターン F S 0 ~ F S 7 が用いられることや、フレームナンパ 0 ~ 3 0 、及びシンクデータ S 3 、 S A に割り当てられるシンクパターンについては、上記 [例 3] と同様としている。

上記 [例 2] で述べたように、10Tパターンを採用することで、スピンドルPLLのためのタイミング検出に有利となる。

[0062]

<ROMディスクのフレームシンク [例5] >

フレームシンク [例 5] を図 1 0 (a) (b) に示す。この [例 5] は、フレームシンク FSのシンクパターンとして、RAMディスクにおけるFSO~FS6に加えて、FS7、FS8を設けるものである。

即ち、図10(a)に示すとおり、フレームシンクFSとして、シンクIDによって区別 されるパターンとして、FS0~FS6に加えてFS7、FS8を用意する。なお、シン クボディとしては9Tパターンとしている。

[0063]

図10(b) に示すように、フレームナンパ0~30については、RAMディスクの場合 と同様にシンクパターンFS0~FS6が割り当てられる。

ただし、各物理セクタのフレームナンパ30は、シンクパターンFS2であるが、RUBにおける16個目の物理セクタの最後のフレームナンパ30、即ちRUBの最後のフレーム(FFm495)においてのみは、シンクパターンFS2に代えてFS7を割り当てる

またリンキングにおけるシンクデータS3には、シンクパターンFS8を割り当て、シン グデータSAには、シンクバターンFS7を割り当てる。

[0064]

上記[例3][例4]のように、シンクデータSAに新規なシンクパターンFS7を割り当てることで、シンクデータSA、S3を考慮に入れた場合でも組み合わせの重複が無くなり、RUB内でリンキング部分を含めたフレーム特定が可能となる。

ところが、リンキングをまたいで連続するRUBのフレームのシンクパターンとの上述したシンクパターンの組み合わせも考慮に入れていくと、その組み合わせに重複が発生し、フレーム特定ができない場合が発生する。

[0065]

例えば、上述した図 8、図 9 の [例 4] だと、R U B の 2 番目のフレーム(F r m 1) のフレームシンク F S はシンクパターン F S 1 であり、その 4 つ前のフレームは前の R U B の最後のフレーム(F r m 4 9 5 (=フレームナンバ 3 0))となるため、フレームシンク F S はシンクパターン F S 2 である。

ところが「FS1」の4つ前が「FS2」という組み合わせは、フレームナンバ23でも発生する(フレームナンバ23は「FS1」であり、その4つ前のフレームナンバ19は「FS2」である。)

[0066]

このような重複を避けるには、RUBの最後のフレーム(Frm 4 9 5)のみ、新規なシンクパターンFS7とすることが必要となる。

これが本例において、上記のようにRUBの最後のフレーム(Frm 495)においての みは、シンクパターンFS2に代えてFS7を割り当てる理由である。

[0067]

また、最後のフレーム(F r m 4 9 5)を「F S 7」とすると、シンクデータS 3 δ 「F S 0」、S A δ 「F S 7」とするままでは重複が生ずる。

即ち「FSO」の1つ前が「FS7」という組み合わせが、リンキングでの先頭フレームとフレーム(Frm495)の部分で発生し、またRUBの先頭フレーム(Frm0)とリンキングの2番目のフレームの部分で発生する。

40

30

1/1

これを避けるため、本例では図10に示したように、リンキングにおけるシンクデータS3には、新規なシンクパターンFS8を割り当て、シンクデータSAには、シンクパターンFS7を割り当てる。

[0068]

このような[例 5]により、リンキングをまたいでのフレームナンバ検出も確実に行うことができるようになる。

特にROMディスクの場合、ウォブリンググループによるアドレス検出ができないため、 RUBをまたいでもフレームナンバ検出、即ちアドレス検出が確実にできるようになることは好ましいものである。

[0069]

なお、「FS7」「FS8」の割り当ては逆にしてもよい。つまり、最後のフレーム(Frm495)とシンクデータSAを「FS8」とし、シンクデータS3を「FS7」としてもよい。

[0070]

<ROMディスクのフレームシンク [例6] >

シンクボディが10 Tパターンとされること以外、即ちフレームシンクFSとしてシンクパターンFS0 ~FS8が用いられること、緩後のフレーム(F r m 4 9 5)のみ「F S7」とされること、シンクデータS3は「F S8」、SAは「F S7」が割り当てられることは、上記 [例5] と同様としている。なお、この場合も「F S7」「F S8」の割り当てを逆にしてもよい。

上記 [例2] で述べたように、10Tパターンを採用することで、スピンドルPLLのためのタイミング検出に有利となる。

[0071]

5. ROMディスクのデータフォーマット例▲3▼

本発明の実施の形態としてのROMディスクのフォーマット例は図3、図4において示したが、ROMディスクのフォーマット例としてリンキングを設けないものも考えられる。 これを図12に示している。

即ちRUBは496個のフレーム(Frm0~Frm495)で構成され、バッファが設けられずにこのRUBが連続するフォーマットである。

100721

このようなデータフォーマット例▲3▼を採用した場合、パッファを設けない分、容量を大きくすることができる。

またフレームシンクFSは常に規則的に出現するため、フレーム同期保護、フレーム同期引き込みに有利となる。またスピンドルPLLの位相誤差信号生成に有利である。

また、シンクパターンによるフレーム識別の点でも、RAMディスクと同様の設定において、組み合わせの重複は発生しない。

ただし、RUBのサイズがRAMディスクと異なるものとなるため、互換性の点で不利である。

[0073]

6. 再生装置

次に、RAMディスクと本例のROMディスクに対して互換性をもってデータ再生が可能な再生装置について説明する。

なお、ここでは R A M ディスクは図 5 のようにシンクパターンが 9 T パターンとされ、 R O M ディスクは図 7 、図 9 、図 1 1 のようにシンクパターンが 1 O T パターンとされている例とする。

[0074]

図13に再生装置のブロック図を示す。

10

20

30

再生装置は、ピックアップユニット51と、記録媒体を回転させるスピンドルモータ52と、スピンドルモータ52を制御するスピンドルサーボ回路54と、ビックアップユニット51のサーボ制御を行うサーボ回路53と、再生信号処理部55と、再生信号から同期信号を抜き出してスピンドルPLLに位相誤差信号を出力するスピンドルクロック発生部56と、再生信号からディスク上での位置を特定するアドレスなどの情報を抜き出すアドレスデコーダ57と、アドレスデコーダ57で検出したアドレス情報よりデータの再生タイミングを生成するタイミング生成部58と、復調・同期検出・ECC復号等を行う再生データ処理部59と、外部のホストコンピュータ64等とのインターフェース手段を含むマイクロコンピュータによるコントローラ63を備えている。

[0075]

ディスク 5 0 は上述したデータフォーマットの R A M ディスク又は R O M ディスクである

ディスク50は、関示しないターンテーブルに積載され、再生動作時においてスピンドル モータ52によって一定線速度(CLV)で回転駆動される。

そしてピックアップユニット51によってディスク50からのデータ競出が行われる。ディスク50がRAMディスクの場合、フェイズチェンジマークとして記録されているデータが読み出され、ディスク50がROMディスクの場合、エンボスピットとして記録されているデータが読み出される。

[0076]

ピックアップ51ユニット内には、レーザ光源となるレーザダイオードや、反射光を検出するためのフォトディテクタ、レーザ光の出力端となる対物レンズ、レーザ光を対物レンズを介してディスク記録面に照射し、またその反射光をフォトディテクタに導く光学系 (図示せず)が形成される。

レーザダイオードは、例えば波長 4 0 5 n m のいわゆる 育色レーザを出力するものとされる。また光学系による N A は 0 . 8 5 である。

[0077]

ピックアップユニット51内において対物レンズは二軸機構によってトラッキング方向及 びフォーカス方向に移動可能に保持されている。

またピックアップユニット51全体はスレッド機構によりディスク半径方向に移動可能と されている。

[0078]

ディスク50からの反射光情報はフォトディテクタによって検出され、受光光量に応じた 電気信号とされて再生信号処理部55に供給される。

再生信号処理部55には、フォトディテクタとしての複数の受光素子からの出力電流に対応して電流電圧変換回路、マトリクス演算/増幅回路等を備え、マトリクス演算処理により必要な信号を生成する。

例えば再生データに相当する高周波信号やプッシュプル信号、サーボ制御のためのフォーカスエラー信号、トラッキングエラー信号などを生成する。

また再生信号処理部55では、再生データに相当する高周波信号に対してオートゲインコントロール(AGC)処理、AD変換処理、波形等化処理、ビタビ復号処理等を行って再生チャンネルデータを再生する。

[0079]

再生信号処理部55から出力される再生データ信号(再生チャンネル信号)は再生データ処理部59、アドレスデコーダ57、及びスピンドルクロック発生部56に供給される。またフォーカスエラー信号及びトラッキングエラー信号はサーボ回路53に供給される。【0080】

スピンドルクロック発生部 5 6 は、再生データ信号から同期信号 (シンクデータ F S 、 S A 、 S 3) を抜き出してスピンドル P L L に位相誤差信号を出力する。

スピンドルサーボ回路54は、スピンドルクロック発生部56からの位相誤差信号をスピンドルPLLに注入し、スピンドルモータ52による記録媒体を回転をPLL制御する。

10

30

40

20

またスピンドルサーボ回路 5 4 は、コントローラ 6 3 からのスピンドルキッケ/ブレーキ制御信号に応じてスピンドルドライブ信号を発生させ、スピンドルモータ 5 2 の起動、停止、加速、減速などの動作も実行させる。

[0081]

サーボ回路 5 3 は、再生信号処理部 5 5 からのフォーカスエラー信号、トラッキングエラー信号から、フォーカス、トラッキング、スレッドの各種サーボドライブ信号を生成しサーボ動作を実行させる。

即ちフォーカスエラー信号、トラッキングエラー信号に応じてフォーカスドライブ信号、トラッキングドライブ信号を生成し、ピックアップユニット51内の二軸機構のフォーカスコイル、トラッキングコイルを駆動することになる。これによってピックアップユニット51、再生信号処理部55、サーボ回路53、二軸機構によるトラッキングサーボルーブ及びフォーカスサーボルーブが形成される。

[0082]

またサーボ回路53は、コントローラ63からのトラックジャンプ指令に応じて、トラッキングサーボループをオフとし、ジャンプドライブ信号を出力することで、トラックジャンプ動作を実行させる。

またサーボ回路 5 3 は、トラッキングエラー信号の低域成分として得られるスレッドエラー信号や、コントローラ 6 3 からのアクセス実行制御などに基づいてスレッドドライブ信号を生成し、スレッド機構を駆動する。スレッド機構には、図示しないが、ピックアップユニット 5 1 を保持するメインシャフト、スレッドモータ、伝達ギア等による機構を有し、スレッドドライブ信号に応じてスレッドモータを駆動することで、ピックアップユニット 5 1 の所要のスライド移動が行なわれる。

[0083]

アドレスデコーダ57は、再生データ信号から同期信号(シンクデータFS、SA、S3)を検出し、またシンクデータに基づいて再生信号からアドレス情報を検出・デコードする。

タイミング生成部58は、コントローラ63の制御に基づいて、アドレスデコーダ57で 検出したアドレス情報よりデータの再生タイミングを生成し、再生データ処理部59に再 生タイミング信号を出力する。

例えばタイミング生成部58は、コントローラ63からの再生開始アドレス指示等に従い、アドレス同期信号および再生クロックに同期した再生タイミング信号を生成する。

[0084]

再生データ処理部59では、タイミング生成部58からの再生タイミング信号に基づいて、再生チャンネルデータから同期パターンを検出し、RLL(1、7)PP復調処理を行い、インタリーブ処理し、BCC復号処理してユーザデータを再生する。

再生されたユーザーデータは、コントローラ63を通してホストコンピュータ64へ転送 される。

[0085]

コントローラ63は、そのインターフェース機能によりホストコンピュータ64と接続され、ホストコンピュータ64とのデータのやり取りを行うと共に、当該再生装置の全体の制御を司る。

例えばホストコンピュータ64から、ディスク50に記録されている或るデータの転送を求めるリードコマンドが供給された場合は、まず指示されたアドレスを目的としてシーク動作制御を行う。即ちサーボ回路53に指令を出し、シークコマンドにより指定されたアドレスをターゲットとするピックアップユニット51のアクセス動作を実行させる。その後、その指示されたデータ区間のデータをホストコンピュータ64に転送するために必要な動作制御を行う。即ちディスク50からのデータ読出を行い、再生信号処理部55、再生データ処理部59におけるデコードを実行させ、要求されたデータを転送する。

[0086]

ところで、上述のようにRAMディスクはシンクパターンが9Tバターンとされ、ROM

10

20

30

40

ディスクはシンクパターンが10Tパターンとされている例であるため、シンク検出/フレーム同期にかかる処理系においては、検出すべきシンクパターンの切換が必要になる。シンク検出処理は、再生データ処理部59,スピンドルクロック発生部56,アドレスデコーダ57において実行される。なお、これら各部がそれぞれ再生データ信号からシンクパターンを検出するシンク検出回路を搭載していても良いが、いずれか1つの部位においてシンク検出回路でシンクパターン検出を行って、その検出情報を他の部位に供給する構成であっても良い。

いずれの場合であっても、コントローラ63は、再生されるディスク50がRAMディスクであるかROMディスクであるかに応じて、シンク検出回路のシンク検出方式を9Tパターン検出と10Tパターン検出とで切り換えるように制御する。

[0087]

即ち図14に示すように、ディスク50が装填されるとコントローラ63はステップF101としてディスク判別処理を行う。例えば反射率検出、或いは装填時に読み込む管理情報におけるディスク種別データの読込などの手法により、ディスク50がRAMディスクであるかROMディスクあるかを判別する。

そしてROMディスクと判別した場合は、ステップF102からF103に進んで、シンクデータ検出方式を10Tパターンのシンク検出に設定する。

またRAMディスクと判別した場合は、ステップF102からF104に進んで、シンクデータ検出方式を9Tパターンのシンク検出に設定する。

そしてステップF105で再生処理に移る。

[0088]

再生装置においては、このようにシンク検出方式を切り換えることで、RAMディスクとROMディスクの両方に対応してデータ再生を行うことができる。

なお、例えばROMディスクのフォーマット例▲1 ▼▲2 ▼で述べたように、ROMディスクの場合でもRUBの前後端にバッファが形成され、ランアウト/ランインによる2フレーム区間のリンキングが設けられているため、フレーム同期、フレームデータデコード処理は、RAMディスクとROMディスクで共通の回路系で実行できるものである。

[0089]

以上、本発明の実施の形態のROMディスク、再生装置について説明したが、本発明は上記実施の形態に限らず、多様な変形例が考えられる。

ROMディスクのフォーマット例としては、少なくともリンキング(バッファ)がRAMディスクと同様に設けられ、またフレーム間隔で規則的にシンクデータが得られるようにすればよい。

[0090]

また再生装置としては、上記図13の例はホストコンピュータ64に接続される再生装置としたが、例えばAV機器など、他の機器と接続されるものとしてもよい。さらには他の機器に接続されない形態もあり得る。その場合は、操作部や表示部が設けられたり、データ入出力のインターフェース部位の構成が、図13とは異なるものとなる。つまり、ユーザーの操作に応じて記録や再生が行われるとともに、各種データの入出力のための端子部或いはスピーカ部やモニタ部が形成されればよい。

また再生装置としたが、RAMディスクに対するデータ記録が可能な記録再生装置としても実現できる。

[0091]

【発明の効果】

以上の説明から理解されるように本発明の再生専用記録媒体では、データフォーマットとして、記録媒体上への記録再生単位であるブロック(RUB)の前後端に、データランイン及びデータランアウトとしてバッファ領域が形成される。

即ち再生専用記録媒体(ROMディスク)において、記録再生記録媒体(RAMディスク)に必要とされるリンキングが形成される。これにより、記録再生記録媒体との間で、同様なデータ配列方式とされることになるため、記録再生記録媒体との互換性に優れたもの

10

20

30

40

となるという効果がある。

つまり再生装置においては、共通のデコード処理系で再生専用記録媒体と記録再生記録媒体を再生可能とできる。例えばRAMディスクの記録再生装置でより少ない追加コストで再生専用記録媒体(ROMディスク)が再生できるようにできる。

また、本発明の再生専用記録媒体は、バッファ領域(リンキング)が設けられることでランダムアクセス性に優れたものともなるため、AV(Audio-Visual)用あるいはコンピュータストレージ用など、あらゆる再生専用メディアとして、優れた性能を発揮できる。

[0092]

また再生専用記録媒体において、データランインおよびデータランアウトとしてのパッファ領域では、連続するフレームにおけるシンクデータ間隔と同間隔となる位置に、シンクデータが記録されることにより、再生信号中に、常に等間隔でシンクが現れるようになる。これにより同期確立および同期保護に有利となり、再生装置での動作性能も向上される

[0093]

またパッファ領域には、連続する上記フレームにおけるシンクデータ関隔と同間隔となる 位置のみに、シンクデータが記録されるようにすれば、シンクパターンの誤認識の防止に 有利であり、同期引き込み性能や、スピンドル位相誤差信号生成などの各処理に好適なも のとできる。

また、パッファ領域における少なくとも一つのシンクデータのデータバターンは、フレームに設けられるシンクデータのデータパターンとは異なるものとされることで、フレームアドレスの誤検出の防止に好適である。

また、記録再生記録媒体(RAMディスク)のシンクデータが第1の反転間隔のデータバターンとされる場合に、本発明の再生専用記録媒体では、フレーム及びバッファ領域に記録されるシンクデータが第2の反転間隔のデータパターンとすることで、非同期状態でのシンク検出に基づくスピンドル位相誤差信号生成などのための際のシンク誤検出の防止に好適である。

[0094]

本発明の再生装置、再生方法によれば、再生専用記録媒体と記録再生記録媒体においてシンクパターンの反転間隔が異なる場合でも対応できる。またシンクデータが第1の反転間隔のデータパターンとされた記録再生記録媒体と、シンクデータが第2の反転間隔のデータパターンとされた再生専用記録媒体との両方に対応して、シンクデータの検出処理を切換制御するため、共通のデータデコード系、アドレスデコード系で適切な再生処理が可能となる。

【図面の簡単な説明】

【図1】本発明の実施の形態のROMディスク及びRAMディスクのRUB構造の説明図である。

- 【図2】RAMディスクのデータフォーマットの説明図である。
- 【図3】実施の形態のROMディスクのデータフォーマット例▲1▼の説明図である。
- 【図4】実施の形態のROMディスクのデータフォーマット例▲2▼の説明図である。
- 【図5】RAMディスクのフレームシンクのパターン及び順序の説明図である。

【図6】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順序としての [例1] の説明図である。

【図7】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順序としての[例2]の説明図である。

【図8】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順序 としての [例3] の説明図である。

【図9】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順序としての〔例4〕の説明図である。

【図10】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順

30

40

序としての[例5]の説明図である。

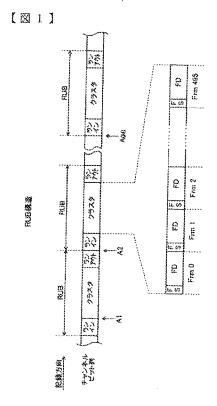
【図11】実施の形態のROMディスクのフレームシンクパターン及びフレームシンク順序としての[例6]の説明図である。

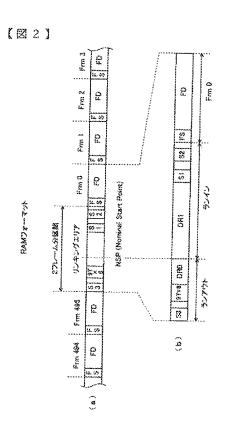
【図12】実施の形態のROMディスクのデータフォーマット例▲3▼の説明図である。

【図13】実施の形態の再生装置のブロック図である。

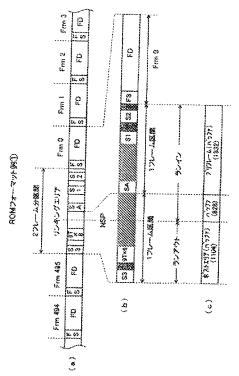
【図14】実施の形態の再生装置のディスク装填時の処理のフローチャートである。 【符号の説明】

50 ディスク、51 ピックアップ、52 スピンドルモータ、54 スピンドルサーボ回路、55 再生信号処理部、56 スピンドルクロック発生部、57 アドレスデコーダ、58 タイミング生成部、59 再生データ処理部、63 コントローラ

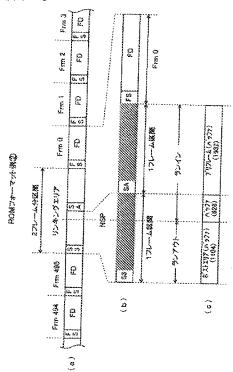








[图4]



[図5]

(s) RAM ディスク フレームシンクパターン

Sync	24-bit sync body	1
number		6-bit sync iD
F90	#01 010 000 000 010 000 000 010	300 300
F81	#01 010 000 000 010 000 000 010	010 010
F82	\$01 010 000 000 010 000 000 010	101 000
FS3	\$51 010 000 000 010 000 000 010	100 001
FS4	#01 010 000 000 010 000 000 010	OXC 100
¥\$5	#01 010 000 000 010 000 010 010	001 001
F58	#01 010 000 000 010 000 000 010	010 000

[図6]

(a) ROM ディスク フレームシンクパターン[例1]

Syre:	24-bit sync body]
number	J 97	8-bit sync (C)
FSC	#01 010 000 000 016 006 000 016	000 001
F\$1	#C1 619 000 000 010 000 000 010	010 010
F52	901 010 000 000 010 000 000 010	101 000
F\$3	\$01 010 000 000 010 000 non n10	100 001
F54	#01 010 000 000 010 000 000 010	000 100
F\$5	\$01 010 000 000 010 000 000 010	001 001
FSB	#01 010 000 000 010 000 000 010	010 000

(b) RAM ディスク フレームシンク網序

Frame number	Frame Sync	Frame number	Freme Syric
0	F:30	\$	****
	FSI	118	FSS
2]	FSZ	17	FS3
3	F\$3	18	FS2
4 T	FS3	19	FS2
5	FSI	20	F 55
8	FSE	23	F58
	FSI	22	FS3
8	FSS	23	F61
9	FSS	24	FSI
10	F54	28	FSE
11	FS3	28	F52
12	F\$4	27	PSa
13	FSA	28	FSA
14	F38	29	FS4
15	FS3	30	F 0.2

Frame number	Freme Sync	France number	Frame Syn
- 0	F50		*********
	FST	18	FSS
2	FS2	17	F83
3	FS3	1	FSI
- 8	FSS	10	FSZ
6	FST	20	FSS
6	F54	21	F58
1 [FSI	52	F\$5
9	FS\$	23	FSI
3	FS5	24	FSE
10	FS4	25	FSe
- 11	F\$3	28	F32
12	FS4	27	FSE
13	FS6	28	FS4
	FS6	29	FS#
	183	30	FS2
95/45/9 SA	FSO	**************	***************************************

[図7]

(a) ROM ディスク フレームシンクパターン[例2]

Symo	ż	tabit syne	body		
rember		5 7	107	J	A-trit symc 10
FS0	201 0000 00				000 001
FSI	#01 00G 00				010 010
F\$?	801 000 00				101 000
FS3	#01 000 00				100 001
F\$4	NOT 000 00				000 100
F\$6	#01 000 00				601 601
FSS	क्या एका रहे	5 000 100	600 000	oio	810 000

(b) ROM ディスク フレームシンク概序[例2]

Frome number	Frame Sync	Freme number	Frame Syne
0	FS0	1	****************
	FSI		***************************************
	FS2	16	FSS
	FS3	1/	F83
		18	FS2
	F33	19	FS2
	FS1	20	F35
6	FS4	21	F-56
7	FSI	22	FSE
4 1	FS8	23	FST
8	F\$3	24	FSI
10	FS4	25	F58
11	F\$3	26	FS2
12	FSA	27	FS6
13	P\$6	26	FSA
14	FSA	29	FS4
15	F\$3	10	FS2
E459 SE T			
	FSD		
ゲノキング SA	FS8~F366	ひいぞれか、文はシング	WYPE

[图8]

(a) ROM ディスク フレームシンクバターン[983]

Syme	24-bk sync body	
number		6-bit ermo 00
FSC	901 010 000 000 010 000 010 010	000 001
FSI	#01 010 030 000 010 000 000 010	010 010
FS2	801 010 000 000 010 000 000 010	101 000
PS3	#01 010 000 000 010 000 000 016	100 001
154	101 010 000 000 010 000 000 010	660 100
FS3	#61 010 000 000 010 000 000 016	601 601
FS4	401 010 000 000 010 000 000 010	010 000
F57	\$01 010 000 000 010 000 010 010	010 101

(b) ROM ディスク フレームシンク機序[例3]

rama number	Етапие Sync	Frame number	Frame Syno
0	FSO		
	FST	18	FSS
2	F52	17	F53
3 7	F98	18	F\$2
4	F31	10	F53
5	F\$1	20	FSB
8	FSE	21	FSE
7	FST	22	FSS
8	FSS	23	FST
9	F\$3	24	FST
10	FS4	25	FS6
11	F83	28	F52
12	F54	27	FS8
13	F58	28	F54
14	FS#	20	FEX
15	F53	30	FS2
427 53 1	FSO		
427 34	FS7		

[図9]

(a) ROM ディスク フレームシンクパターン[例4]

Syrus	24-bit syno bady	
unuper.		8-bit syne ID
FS0	901 000 000 000 100 000 000 010	100 001
FSI	#01 000 000 000 100 000 000 010	310 010
FSZ	#01 000 000 000 100 000 000 010	101 000
F\$3	#01 000 000 000 100 000 000 000 010	100 001
FS4	#01 000 000 000 100 000 000 010	000 100
F58	901 000 000 000 100 000 000 010	001 001
FS6	#01 000 000 000 100 000 000 010	010 000
F57	#C1 000 000 000 100 000 000 013	010 101

Frame rumber	Frame Symo	Frame number	Frame Syn
	FSO		***********
	FST	 	FSN
2	FS2	17	FS3
3	FS3	18	FSZ
4	FS3	16	FSE
5	FS1	20	FSS
8	FSI	21	FS6
<u> </u>	FSI	22	FSS
8	FS5	23	FSI
9	F\$ 5	24	FST
10	FS4	25	FS6
11	FB3	28	F 52
12	F\$4	27	FS6
13	FSE	29	FS4
14	FS8	29	FS4
15	F\$3	30	FS2

(a) ROM ディスク フレームシンクパターン[例5]

Sync	24-bit sync tody	
number		6-tit sync ID
FS0	#01 010 000 000 010 000 000 010	000 001
FST	#01 010 000 000 010 005 000 010	010 030
FS2	801 010 000 000 010 000 000 000 010	101 000
F53	801 010 000 000 010 000 000 010	100 001
FS4	#01 010 000 000 010 000 000 000	000 100
FSf	401 010 000 000 010 000 000 010	001 001
FS8	#01 010 000 000 010 000 000 016	010 760
FS?	201 010 000 000 010 000 000 010	010 101
FS8	516 000 000 016 016 000 010 10a	101 010

(b) ROM ディスク フレームシンク條序[例5]

rame number	Frame Sync:	Frame number	Frama Sync
	150		**************
	FS1	18	FSE
2	FS2	177	FS3
3	FS3	18	FS2
4	F53	19	FS2
3	FST	20	FS6
6	FSA	21	FS8
7	FSI	22	FSS
8	FSS	23	FSI
9	FSS	24	FSI
10	F54	25	FS8
11	P\$3	26	FS2
12	FS4	27	FSE
13	FS-8	78	FSA
14	FS6	23	FS4
15	F53	30	F\$2
	1	(Frm 495)	F\$7

P== ~=========		
リンキング	\$3	58
が毛が 5		S7

[四11]

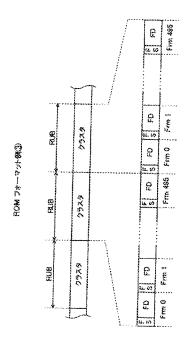
(a) ROM ディスク フレームシンクパターン[例6]

Swas	24-bit sync body			1	
number	丁	101	107		3-bit sync (C)
FSO			100 000 000		000 001
F81			100 000 000		010 010
FS2			160 000 000		101 000
FS2			100 000 001		100 001
F54			100 000 000		000 100
F\$5			THE DING DAY		(01 001
FSa			100 000 000		010 000
F57			100 350 350		010 101
FSE	#01.00	0 000 000	100 000 000	010	101 010

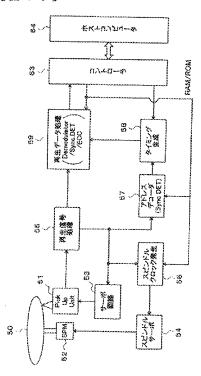
(b) ROM ディスク フレームシンク睽呼[例6]

rans number	Frame Syno	Frams number	France Sync
	F50	1	*************
	FST	18	FSS
2	PSZ	1 17	FSI
3 (FSS	18	F52
4	FS3	73	FSZ
5	FSI	20	FSS
6	F54	21	FS6
	FST	22	FS5
<u>\$</u>	FSS	23	FST
	FSS	24	F\$1
10	FS4	25	FS8
11	FS3	26	FSŹ
	FS3	27	F58
	FS8	28	PS4
15	F58 F53	29	F\$4
	1.93	38	FSZ
		(Frm 495)	F87
AV7 53	FSS		
7477 SA	F87		************

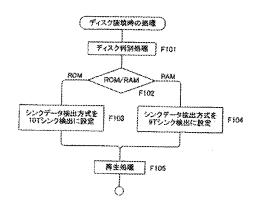
[図12]



[图13]



[图14]



フロントページの続き

Fターム(参考) 5D090 AA01 BB02 CC04 CC12 CC14 DD01 DD05 FF07 FF08 GG11 GG26 GG28